Национальный исследовательский университет «МЭИ»

Институт Радиотехники и электроники им. В.А. Котельникова

**Типовой расчет по курсу**

«Физические процессы в электронных цепях»

Студент:

Вариант:

Группа:

Москва

2018

Оглавление

[1. Задание на типовой расчёт 3](#_Toc340695304)

[2. Расчёт стабилизатора напряжения 5](#_Toc340695305)

[2.1. Выбор схемы 5](#_Toc340695306)

[2.2. Выбор транзистора 6](#_Toc340695307)

[2.3. Выбор стабилитрона и расчёт параметров диодного стабилизатора 8](#_Toc340695308)

[2.4. Результаты расчёта стабилизатора напряжения 13](#_Toc340695309)

[3. Расчёт выпрямителя 14](#_Toc340695310)

[3.1. Исходные данные, цели расчёта и схема выпрямителя 14](#_Toc340695311)

[3.2. Расчёт параметров и характеристик выпрямителя 15](#_Toc340695312)

[3.3. Временные диаграммы токов и напряжений в выпрямителе 16](#_Toc340695313)

[3.4. Результаты расчёта выпрямителя 17](#_Toc340695314)

[4. Расчёт первого каскада усилителя 18](#_Toc340695315)

[4.1. Схема. Исходные данные. Задачи расчёта 18](#_Toc340695316)

[4.2. Расчёт режима и параметров схемы по постоянным токам и напряжениям 19](#_Toc340695317)

[4.3. Расчёт сквозного коэффициента усиления каскада на средних частотах 21](#_Toc340695318)

[4.4. Расчёт верхней граничной частоты сквозного коэффициента усиления каскада 23](#_Toc340695319)

[4.5. Расчёт ёмкости эмиттерного автосмещения, разделительных емкостей и амплитудно-частотной характеристики каскада 24](#_Toc340695320)

[4.6. Анализ влияния разброса транзисторов по параметру β на работу каскада 2](#_Toc340695321)7

[4.7. Результаты расчёта усилителя 2](#_Toc340695322)9

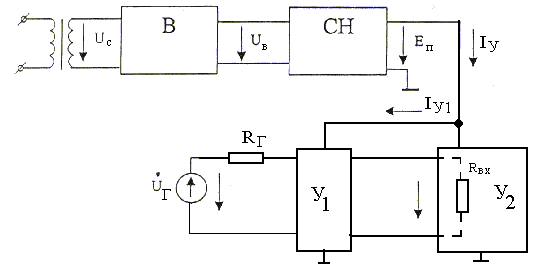
[5. Итоговая схема](#_Toc340695323) 30

[Использованная литература](#_Toc340695324) 30

**1. Задание на типовой расчёт**

Выбрать и изобразить схему части радиотехнического устройства рис.1, состоящей из выпрямителя, стабилизатора напряжения питания широкополосного усилителя. Выбрать диоды и транзисторы, не указанные в задании. Рассчитать номинальные величины всех компонентов схемы и перечисленные в задании параметры режимов и характеристики узлов.

***Исходные данные:***функциональная схема (рис.1), требования и ограничения (Таблица 1), перечень решаемых задач.



*Рис.1. Функциональная схема усилителя со стабилизированным источником питания.*

*Таблица 1. Требования и ограничения.*

|  |  |  |
| --- | --- | --- |
| **№** | **Наименование заданных требований и ограничений** | **Конкретные данные** |
| 1 | Напряжение питания усилителя | *Е*П = 5 В |
| 2 | Относительная нестабильность напряжения питания | ∆*Е*П /*Е*П = ±0,012 |
| 3 | Допустимая амплитуда пульсаций напряжения питания | *U*ПУЛЬС = 1,5 мВ |
| 4 | Ток, потребляемый усилителем от источника питания | *I*У = 140 мА |
| 5 | Ток, потребляемый 1-м каскадом от источника питания | *I*У1 = 7 мА |
| 6 | Тип транзистора в первом каскаде усилителя | КТ368 |
| 7 | Амплитуда напряжения генератора входного сигнала усилителя | *U*Г = 0,7 мВ |
| 8 | Выходное сопротивление генератора входного сигнала | *R*Г = 300 Ом |
| 9 | Нижняя граничная частота полосы усиления | *f*Н = 8 кГц |
| 10 | Входное сопротивление второго каскада усилителя | *R*ВХ = 1,5 кОм |
| 11 | Частота напряжения сети | *f*С = 50 Гц |
| 12 | Относительная нестабильность напряжения сети | ∆*U*C / *U*C= ± 20% |

*Перечень решаемых задач:*

1. Выбор схемы стабилизатора и его компонентов (стабилитрона, транзистора, резисторов, конденсаторов (если они есть)). Расчёт стабилизатора и построение временных диаграмм его входного и выходного напряжений.
2. Выбор схемы выпрямителя и его компонентов (диодов, конденсатора). Расчёт выпрямителя и построение временных диаграмм его входного и выходного напряжений.
3. Выбор рабочей точки транзистора в первом каскаде усилителя. Расчёт элементов схемы этого каскада и коэффициента усиления на средних частотах.
4. Расчёт частотной характеристики первого каскада усилителя. Определение верхней граничной частоты полосы усиления.
5. Оформление чертежа принципиальной схемы рассчитанной части устройства и списка выбранных и рассчитанных компонентов.

**2. Расчёт стабилизатора напряжения**

## 2.1. Выбор схемы

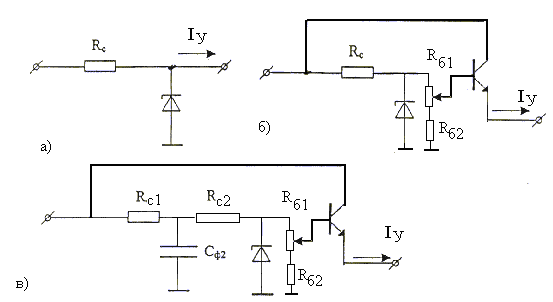
Выберем схему стабилизатора напряжения (СН) из трёх вариантов, приведённых в методических указаниях [1]. Они показаны на рис. 2.

Простейшая схема, показанная на рис.2.а), не может быть использована, во-первых, потому, что ток, потребляемый нагрузкой, (в данном случае это ток IУ = 140 мА) велик, а требуемый коэффициент стабилизации



Достаточно велик. Стабилитронов, позволяющих получить такой коэффициент стабилизации в простой схеме, промышленность не выпускает.

Кроме того, схему рис.2.а) можно использовать лишь при очень низких требованиях к точности установки требуемого на выходе напряжения. Дело в том, что напряжение стабилизации каждого типа стабилитрона может иметь разброс порядка 10%. Поэтому для обеспечения указанных в заданиях точностей установки и поддержания заданного значения ЕП с погрешностью не более(1…2)% необходимо ввести элемент регулировки выходного значения ЕП. Введение такого элемента в простой диодной схеме привело бы к большим потерям мощности.



*Рис.2. Варианты схем стабилизаторов напряжения.*

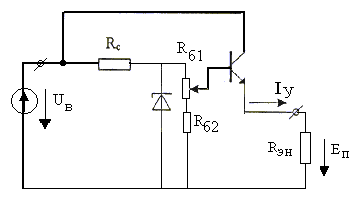
Схема рис.2.б) с усилителем тока на биполярном транзисторе и цепью регулировки выходного напряжения, состоящая из потенциометра RБ1 и сопротивления RБ2, позволяет получить требуемое значение коэффициента стабилизации и более высокие значения КПД при заданном коэффициенте стабилизации.

Поэтому выполним расчёт СН, построенного по схеме рис.2.б), а после расчёта выпрямителя рассмотрим целесообразность дальнейшего усложнения его схемы, например, за счёт перехода к схеме рис.2.в).

Схема выбранного СН с добавленными к ней источником входного напряжения UB, подаваемого с выхода выпрямителя, и эквивалентным сопротивлением нагрузки



показана на рис.3.



*Рис.3. Эквивалентная схема стабилизатора напряжения с усилителем тока на биполярном транзисторе.*

## 2.2. Выбор транзистора

Напряжение *U*Б, которое должно быть подано на базу транзистора, должно превышать напряжение на эмиттере *E*П на величину напряжения база – эмиттер *U*БЭ, необходимого для обеспечения заданного тока эмиттера. В кремниевых транзисторах с достаточной точностью можно принять

*U*БЭ = 0,6 В

Поэтому

*U*Б = *E*П + *U*БЭ= 5 + 0.6 = 5,6 В

При работе биполярного транзистора в активной области его ток базы находится по формуле:



Где β- минимальное значение коэффициента усиления выбранного транзистора по току в схеме с общим эмиттером. Чтобы транзистор находился в активной области при всех условиях, указанных в задании на расчет, напряжение коллектор – эмиттер не должно быть меньше некоторой граничной величины *U*КЭ.мин , т.е. должно выполняться условие

*U*КЭ ≥ *U*КЭ.мин

Для большинства транзисторов можно принять

*U*КЭ.мин = 2 В

Такое допущение рекомендуется сделать в данном расчете. Поэтому минимальное напряжение на коллекторе транзистора, совпадающее с минимальным напряжением на выходе выпрямителя, должно удовлетворять условию

*U*К.мин = *U*В.мин > *U*П + *U*КЭ мин = 5 + 2 = 7 В

Для выбора транзистора в схеме СН необходимо оценить также максимальное значение напряжения на коллекторе транзистора *U*К.макс, которое равно максимальному напряжению на выходе выпрямителя *U*В.макс.

Относительная нестабильность выходного напряжения выпрямителя равна относительной нестабильность напряжения сети

δ*U*С = ∆*U*С / *U*С

Поскольку

*U*С.макс = (1 + δ*U*С ) *U*С , а *U*С.мин = (1 − δ*U*С ) *U*С ,

для *U*С.макс справедливо выражение:

*U*С.макс = [(1 + δ*U*С ) / (1 − δ*U*С )] *U*С.мин .

Аналогичное выражение получается для оценки снизу максимального значения напряжения на коллекторе транзистора в схеме рис.3 и максимального напряжения на выходе выпрямителя. Они должны удовлетворять условию

*U*К.макс = *U*В.макс > [(1 + δ*U*С ) / (1 − δ*U*С )] *U*К.мин

В соответствии с техническим заданием (Табл.1)

δ*U*С = 0,2

Поэтому получим ограничение

*U*К.макс = *U*В.макс > [(1,2 / 0,8] 7 = 10,5 В

С учётом этих требований к величинам *U*К.макс и *I*У можно перейти к решению задачи выбора транзистора в схеме СН рис.3.

Требуемый транзистор относится к классу транзисторов средней мощности диапазона низких и средних частот [2,3]. Его максимальный рабочий ток *I*К.макс должен удовлетворять условию

*I*К.макс > *I*У = 140 мА

а максимально допустимая мощность, рассеиваемая на нём, должна удовлетворять неравенству:

*Р*К.макс > (*U*К.макс – *Е*П) *I*У = (10,5 – 5) 140 10−3 = 0,77 Вт

Из выпускаемых в настоящее время транзисторов этого класса наиболее подходящими являются следующие:

КТ610А: *Р*К.макс = 1,5 Вт ; *I*К.макс = 0,3 А ; β мин = 50, βмакс = 300 ;

КТ630Д: *Р*К.макс = 0,8 Вт ; *I*К.макс = 1 А ; βмин = 80, βмакс = 240 .

Выберем транзистор КТ610А, поскольку у него выше максимальная допустимая мощность и меньше максимальный ток.

## 2.3. Выбор стабилитрона и расчёт параметров диодного стабилизатора

Наибольший вклад в полный ток нагрузки диодного стабилизатора ток базы вносит, когда движок потенциометра в схеме рис. 3 находится в крайнем верхнем положении. При этом минимальное полное сопротивление нагрузки стабилитрона *R*НС находится по формуле:



где

*R*Б = *R*Б1 + *R*Б2

Выберем сопротивление примерно равным минимальному входному сопротивлению транзисторного усилителя тока, т.е.

*R*Б = (*U*Б ⁄ *I*Б )

При таком выборе получим

*R*НС = 0.5 (*U*Б ⁄ *I*Б )

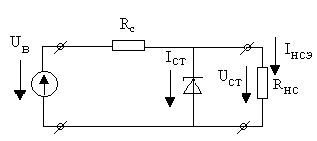
Для выбранного транзистора β *=* βмин = 50

= 2,745 мА

*R*Б = (*U*Б ⁄ *I*Б )= (5,6⁄ 2,745∙10−3) = 2,04 кОм

*R*НС = 0,5· 2,04 = 1,02 кОм

Эквивалентная схема диодного стабилизатора, входящего в состав схемы рис. 3, показана на рис.4.



*Рис. 4. Эквивалентная схема диодного стабилизатора напряжения, входящего в состав схемы рис. 3*

Стабилитрон выбираем так, чтобы минимальное значение его выходного рабочего напряжения *U*СТ.мин удовлетворяло условию:

*U*СТ.мин ≥ *E*П + *U*БЭ = 5,6 В

Из стабилитронов, данные которых приведены в справочнике [4], наиболее подходящим является кремниевый стабилитрон КС168А, имеющего следующие характеристики:

- номинальное напряжение стабилизации при токе *I*СТ = 10 мА \_\_\_**6,8 В;**

- разброс напряжения стабилизации при *Т* = 298 К \_\_\_\_\_\_\_\_\_\_\_\_ **±10%;**

- максимальное напряжение стабилизации \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ **7,48 В;**

- минимальное напряжение стабилизации \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ **6,12 В;**

- максимальный ток стабилизации \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ **45 мА;**

- минимальный ток стабилизации \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ **3 мА;**

- дифференциальное сопротивление *r*ст.диф не более \_\_\_\_\_\_\_\_\_\_\_\_ **28 Ом.**

Реальные значения дифференциального сопротивления следует оценивать по графику, приведённому в справочнике [4]. Из него видно, что при токах, превышающих 5 мА, можно считать, что

rст.диф = 5 Ом.

Из этих данных видно, что у выбранного стабилитрона

*U*СТ.мин = 6,12 В > *E*П + *U*БЭ = 5,6 В.

Поэтому для установки с помощью потенциометра *R*Б1 требуемой величины выходного напряжения в схеме рис.3 при любом значении напряжения стабилизации расчёт сопротивления *R*Б1 выполним по формуле



Используя данные стабилитрона, получим

 = 0,513 кОм

Затем находим требуемую величину *R*Б2 по формуле:

= 1,527 кОм

Округляя результаты расчётов, выберем

*R*Б = 2 кОм, *R*Б1 = 0,5 кОм,*R*Б2 = 1,5 кОм

Рассчитаем сопротивление стабилизации *R*С и среднее значение требуемого напряжения на входе стабилизатора. Эта задача сводится к выбору диапазона рабочих токов через стабилитрон. Снизу этот диапазон ограничен величиной *I*ст. мин.Н. Сверху – максимально допустимым током стабилитрона *I*ст. макс.В.

Для проектируемого стабилизатора ограничим пределы изменения этого тока величинами

*I*ст. мин = 5 мА, *I*ст. макс = 25 мА

Примем во внимание, что относительная нестабильность выходного напряжения выпрямителя равна относительной нестабильности амплитуды напряжения сети, т.е. в соответствии с заданием на расчёт

δ*U*В = (Δ*U*В ⁄ *U*В) = (Δ*U*С ⁄ *U*С) = ±0,2

Для определения *R*С и среднего значения входного напряжения стабилизатора UВ рассчитаем граничные значения *I*Rc мин и *I*Rc макс:

*I*Rc мин = *I*ст. мин + (*U*ст. макс ⁄ *R*НС) = 5·10-3 + (6,8·1,1)/(1,02 103) = 12,333 мА,

*I*Rc макс = *I*ст. макс + (*U*ст. мин ⁄ *R*НС) = 25 10-3 + (6,8·0,9)/(1,02 103) = 31 мА.

Далее найдём

γ = (1 − δ*U*В) ⁄ (1 + δ*U*В) = (1− 0,2)/(1+ 0,2) = 0,667

*R*С = (*U*ст. макс − γ *U*ст. мин) ⁄ ( γ *I*Rc макс − *I*Rc мин) =

= [(6,8·1,1 − 0,667·6,8·0,9)/(0,667·31 – 12,333)]·103 = 408 Ом

*U*В = (*R*С *I*Rc мин + *U*ст. макс)/(1 − δ*U*В) = (408·12,333·10-3 + 6,8·1,1)/0,8 = 15,64 В

При таком выборе среднего значения выходного напряжения выпрямителя минимальное значение напряжения коллектор-эмиттер, равно

= 0,8·15,64 − 5 = 7,512 В > 2 В.

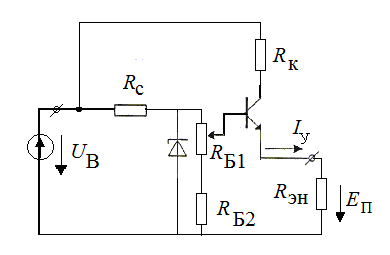
Поэтому транзистор стабилизатора работает в активной области.

Наибольшее значение мощности, рассеиваемой на транзисторе, рассеиваемой на транзисторе равно

(15,64·1,2 − 5)∙2,745∙10−3∙50 =

= 1,89 Вт > 1,5 Вт = *Р*рас доп

Таким образом, при максимальном напряжении на входе стабилизатора в схеме рис.3 мощность, рассеиваемая на коллекторе транзистора, превысит максимально допустимую. Для её снижения включим в цепь коллектора сопротивление *R*К, падение напряжения на котором ∆*U*К = *I*К *R*К снизит напряжение на коллекторе и рассеиваемую на нём мощность (см. рис. 5).



*Рис.5. Эквивалентная схема стабилизатора напряжения с усилителем тока на биполярном транзисторе, дополненная сопротивлением в цепи коллектора.*

Выбрав ∆*U*К = 4 В, что соответствует *R*К = 29,1 Ом, получим в дополненной схеме

*U*КЭмин.Д = *U*КЭмин − ∆*U*К = 7,512 – 4 = 3,512 В > 2 В,

что обеспечивает работу транзистора в активной области при минимальном напряжении на входе стабилизатора. Для рассеиваемой на коллекторе мощности в дополненной схеме справедливо выражение

(16,64·1,2−5−4) ∙2,745∙10−3∙50=

= 1,341 Вт < 1,5 Вт = *Р*рас доп.

После дополнения схемы рис.3 сопротивлением *R*К мощность, рассеиваемая на коллекторе при максимальном напряжении на входе стабилизатора не превышает допустимой, и задача нахождения параметров схемы стабилизатора напряжения решена.

Рассчитаем коэффициент стабилизации. Сначала найдём среднее сопротивление стабилитрона при токе 10 мА:

*r*ст. ср = *U*ст ⁄ *I*ст = 6,8/0,01 = 680 Ом.

Учитывая, что *r*ст. диф = 5 Ом , получим



Сравнив этот результат с требованием задания, видим, что это требование выполнено с большим запасом.

На следующем этапе найдём коэффициент передачи пульсаций на выход стабилизатора напряжения



и найдём допустимый уровень пульсаций выходного напряжения выпрямителя

*U*пульс В = *U*пульс ⁄ KП = 1,5·10−3 /0,012 = 124,5 мВ

В завершение расчёта стабилизатора найдём величины полного тока, потребляемого входом стабилизатора *I*ВХ СТ, эквивалентного входного сопротивления *R*ВХ СТ, мощности *P*ВХ СТ, потребляемой стабилизатором, и КПД стабилизатора ηСТ. Получим

*I*Rc = 0.5 (*I*Rc макс + *I*Rc мин) = 0,5 (31+12,333) = 21,667 мА,

*I*ВХ СТ = [β ⁄ (β + 1)] *I*У + *I*Rc = [50/51]140 + 21,667 = 158,922 мА,

*R*ВХ СТ = *U*В ⁄ *I*ВХ СТ = 15,64/(158,922·10−3) = 98,4 Ом,

*P*ВХ СТ=*U*В *I*ВХ СТ =15,64·158,922·10−3 = 2,486 Вт,

ηСТ = *E*П *I*У ⁄ *P*ВХ СТ = 5·140·10−3 /2,486= 0,28 = 28%.

## 2.4. Результаты расчёта стабилизатора напряжения

Рассчитанный стабилизатор напряжения реализуется по схеме рис.5 со следующими параметрами:

*R*Б1 =0,5 кОм,*R*Б2 =2 кОм *R*С = 408 Ом,*R*К = 29 Ом.

Параметры, необходимые для расчёта выпрямителя:

- среднее входное напряжение стабилизатора *U*В = 15,64 В;

- средний входной ток *I*ВХ СТ = 158,922 мА;

- среднее входное сопротивление *R*ВХ СТ = 98,4 Ом;

- допустимый уровень пульсаций входного напряжения *U*пульс В = 124,5 мВ.

Энергетические характеристики:

- потребляемая мощность *P*ВХ СТ = 2,486 Вт;

- КПД ηСТ = 28%.

**3. Расчёт выпрямителя**

## 3.1. Исходные данные, цели расчёта и схема выпрямителя

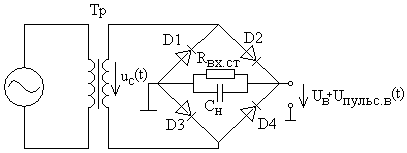
Исходные данные:

* частота сети *f*C = 50 Гц ;
* среднее выходное напряжение *U*В = 15,64 В;
* средний ток, потребляемый нагрузкой *IВ*Х СТ = 158,922 мА;
* среднее сопротивление нагрузки *R*Н = *R*ВХ СТ = 98,413 Ом ;
* допустимая амплитуда напряжения пульсаций *U*пульс В = 1245 мВ.

Цели расчёта:

* выбор схемы выпрямителя,
* выбор полупроводниковых диодов для использования в нём,
* расчёт амплитуды переменного напряжения, требуемого на входе выпрямителя,
* расчёт мощности, потребляемой выпрямителем, и его коэффициента полезного действия,
* расчёт ёмкости, включаемой на выходе выпрямителя для ослабления напряжения пульсаций до допустимой величины,
* построение временных диаграмм входного и выходного напряжений выпрямителя,
* расчёт максимальных величин импульсов токов через диоды и обратных напряжений на них и сравнение с максимально допустимыми значениями этих величин для контроля правильности выбора используемых диодов.

В данном типовом расчёте задача выбора схемы решена до его начала. Используется мостовая схема, рекомендованная преподавателем и показанная на рис. 6.



*Рис. 6. Мостовая схема выпрямителя переменного напряжения.*

## 3.2. Расчёт параметров и характеристик выпрямителя

При выборе диодов учтём, что постоянная составляющая тока через каждый диод *I*д0 в мостовой схеме равна половине тока *I*Rвх.cт , протекающего через входное сопротивление стабилизатора напряжения , т.е.

*I*д0 = 0,5 *I*Rвх.cт = 0,5·158,922 = 79,461 мА

Требованию *I*д0 < *I*д0.макс удовлетворяет любой из группы кремниевых диодов Д206 – Д211, у которых *I*д0.макс= 100 мА. Эти диоды различаются между собой максимально допустимым обратным напряжением *U*обр.доп. Наименьшую величину этого напряжения *U*обр.доп=100 В имеет диод Д206. При найденной величине выпрямленного напряжения и с учётом последовательного соединения диодов в каждом плече моста такой запас более чем достаточен. Поэтому *выбираем диод* **Д206***.*

Для расчёта амплитуды переменного напряжения оценим крутизну прямой ветви ВАХ диода по справочным данным. В интервале токов от 50 до 100 мА можно принять Sд= 1,2 А/В при напряжении отсечки = 0,5 В. При такой аппроксимации ток *i*д.м.апр= 10*I*д0 = 5 *I*Rвх.cт ≈ 0,8 А будет достигнут при прямом напряжении на диоде, равном 1В, что согласуется с данными о допустимой величине прямого напряжения на диоде.

Поэтому для выбранного типа диода кусочно-линейная аппроксимация вольтамперной характеристики двух последовательно соединённых диодов, работающих в каждом полупериоде входного переменного напряжения, имеет эквивалентную крутизну

*S*дэ = 0,5*S*д = 0,6 А/В

и напряжение отсечки

= 1 В

После выбора диода и аппроксимации его характеристики сначала рассчитывается коэффициент Берга по формуле



где θ− угол отсечки токов диодов. По рассчитанной величине β*0*(θ) с использованием таблицы коэффициентов Берга, находим угол отсечки тока диодов и коэффициенты Берга

θ *=*24° , cos θ= 0,914, = 0,01506, = 0,01428

После этого найдём амплитуду переменного напряжения *U*С, подаваемого от сети питания на вход выпрямителя



Амплитуду первой гармоники тока, протекающего через выходную обмотку трансформатора на схеме рис. 6:



Мощность, потребляемая выпрямителем, находится по формуле



а КПД выпрямителя – по формуле



Расчёт ёмкости *С*Н в схеме рис.6:



Выберем *С*Н = 5 мФ.

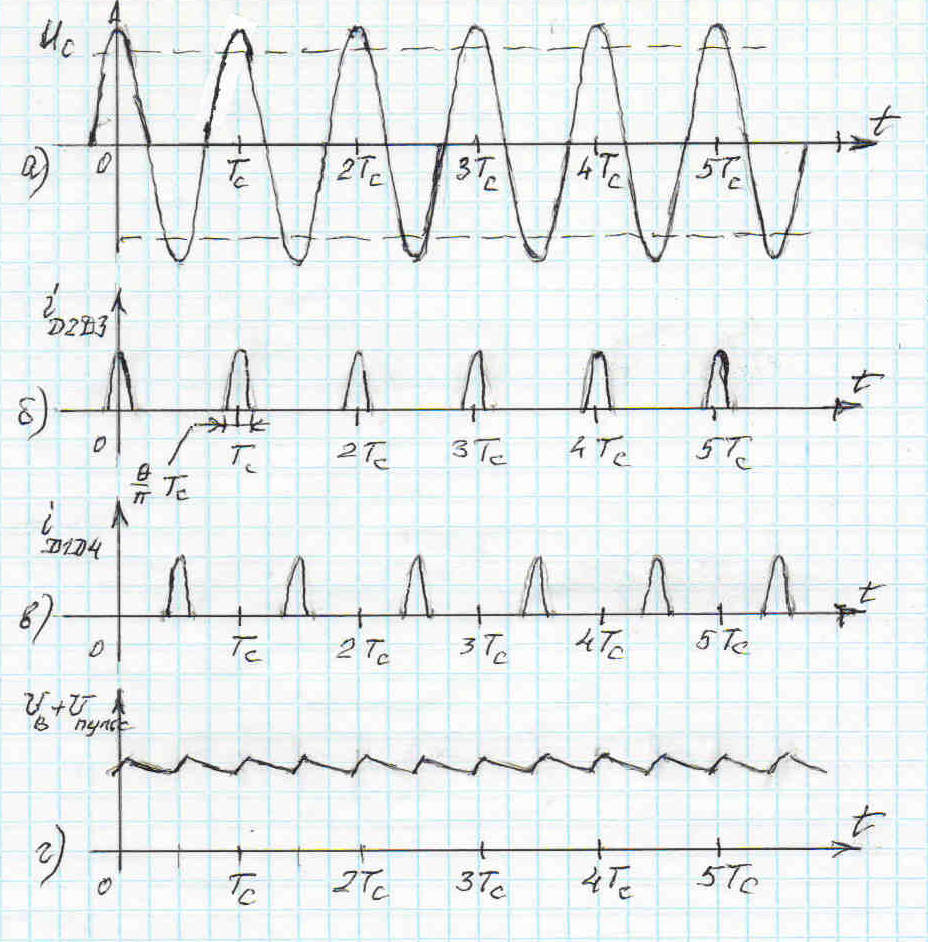
Максимальное обратное напряжение на каждом диоде в мостовом выпрямителе:

В

Поскольку допустимое обратное напряжение для каждого диода равно 100 В, это требование к диодам выполняется с большим запасом.

## 3.3. Временные диаграммы токов и напряжений в выпрямителе

Временные диаграммы напряжений на входе и выходе выпрямителя и токов через диоды показаны на рис.7.

******

*Рис.7. Временные диаграммы напряжений на входе (а) и выходе (г) выпрямителя и токов через диоды (б,в).*

## 3.4. Результаты расчёта выпрямителя

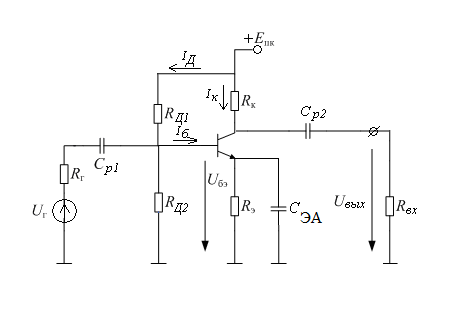
* Выбранная схема показана на рис.6 .
* В диодном мосте используются кремниевые диоды типаД206.
* Амплитуда переменного напряжения, требуемого на входе выпрямителя 
* Мощность, потребляемая выпрямителем 
* Коэффициент полезного действия 
* Ёмкость на выходе выпрямителя *С*Н = 5 мФ.

**4. Расчёт первого каскада усилителя**

***4.1. Схема. Исходные данные. Задачи расчёта***

Схема первого усилительного каскада показана на рис.8.

* Каскад должен быть реализован на транзисторе КТ368А
* Напряжение питания усилителя *Е*П = 5 В
* Ток, потребляемый 1-м каскадом от источника питания *I*У1= 7 мА
* Амплитуда входного сигнала усилителя *U*Г= 0,7 мВ
* Выходное сопротивление генератора входного сигнала *R*Г = 300 Ом
* Входное сопротивление второго каскада усилителя *R*ВХ= 1,5 кОм
* Нижняя граничная частота полосы усиления *f*Н = 8 кГц.



*Рис. 8. Электрическая схема рассчитываемого каскада.*

Из справочников находим следующие параметры БТ.

* Максимально допустимое напряжение коллектор-база = 15 В
* Максимально допустимый постоянный ток коллектора = 30 мА
* Статический коэффициент передачи тока в схеме с ОЭ
* минимальное значение = 50
* максимальное значение = 300
* Граничная частота коэффициента передачи тока в схеме с общим

эмиттером = 900 МГц.

* Постоянная времени цепи внутренней обратной связи = 15 пс.
* Ёмкости коллекторного и эмиттерного переходов: =1,7 пФ, =3 пФ.
* Допустимую мощность, рассеиваемую на коллекторе = 225 мВт.

В процессе расчёта должны быть решены следующие задачи.

* Выбор рабочей точки в плоскости статических характеристик БТ.
* Расчёт параметров схемы.
* Расчёт сквозного коэффициента усиления на средних частотах.
* Расчёт верхней граничной частоты полосы усиления.
* Расчёт и построение амплитудно-частотной характеристики каскада.
* Анализ влияния разброса по β на положение рабочей точки и коэффициент усиления на средних частотах.

## 4.2. Расчёт режима и параметров схемы по постоянным токам и напряжениям

1. *Выбор соотношения токов в коллекторной цепи  и в делителе напряжения , обеспечивающем требуемое напряжение на базе  в рабочей точке, и расчёт тока коллектора и тока делителя напряжения.*

Выберем ток делителя равным:



Увеличение тока в резистивном делителе напряжения приведет к уменьшению величин сопротивлений RД1 и RД2 и, соответственно, к уменьшению коэффициента передачи входной цепи. В свою очередь, уменьшение  может привести к значительному влиянию разброса обратного тока коллекторного перехода на положение рабочей точки в усилителе.

Таким образом:



Поскольку , из этого равенства, получаются следующие расчётные формулы для искомых токов:

1. *Выбор постоянного напряжения  между коллектором и эмиттером в рабочей точке и расчет сопротивлений нагрузки в цепи коллектора и автосмещения в цепи эмиттера .*

Выбираем



При таком выборе постоянного напряжения ** и при правильном выборе сопротивления в цепи коллектора рабочая точка находится в активной области и на выходе усилителя можно получить максимально усиленный неискаженный сигнал.



Находим



Выбрав соотношение между  из соображений достижения компромисса между величиной коэффициента усиления и его стабильностью, рассчитаем эти сопротивления по формулам



1. *Расчет сопротивлений делителя напряжения в цепи базы*

Сопротивления делителя напряжения рассчитаем, предполагая, что коэффициент усиления тока базы равен среднему геометрическому между его допустимыми минимальным и максимальным значениями



При таком значении β при найденном ранее  находим постоянный ток базы в рабочей точке



Используя результат расчёта , находим падение напряжения на сопротивлении эмиттерного автосмещения



По входной или проходной характеристике транзистора находим напряжение  между базой и эмиттером транзистора в рабочей точке и по формуле , и рассчитываем требуемое напряжение на базе транзистора.

Если в справочных данных не приведены статические входные и проходные характеристики, то для кремниевых БТ полагаем, что , а для германиевых – 0,25 В.

Таким образом,



Используя законы Ома и Кирхгоффа, сопротивления делителя  и  находим по формулам





Таким образом, расчет параметров схемы рис. 8 по постоянным токам и напряжениям для среднего значения коэффициента усиления по току β и соответствующего ему положения рабочей точки завершён.

## 4.3. Расчёт сквозного коэффициента усиления каскада на средних частотах

Для расчёта сквозного коэффициента усиления каскада построим его малосигнальную эквивалентную схему для средних частот.

Эта схема показана на рис.9. В её состав входят малосигнальные параметры модели БТ. Для выбранной рабочей точки с использованием справочных данных они находятся по следующим формулам.

Крутизна проходной характеристики БТ по эмиттерному переходу



где  - тепловой потенциал. При абсолютной температуре *Т°* = 290 К, которую можно принять за расчётную и при которой можно определять параметры модели транзистора, 

Сопротивление рекомбинации



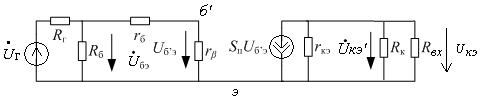
Для расчёта сопротивления базы сначала находим ёмкость активной части коллекторного перехода транзистора



и затем рассчитываем сопротивление базы



Выходное сопротивление БТ  находится по его выходной характеристике в рабочей точке. Если выходной характеристики в справочнике не приводится, то считаем, что 



*Рис. 9. Малосигнальная эквивалентная схема усилительного каскада рис.6 для средних частот.*

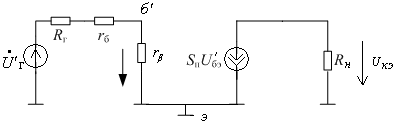
В схеме рис.9 влияние делителя постоянного напряжения в цепи базы на коэффициент усиления учтено включением параллельно входу транзистора входного сопротивления  этого делителя по высоким частотам. Оно выражается через ранее найденные сопротивления делителя по формуле



Для удобства дальнейшего расчёта перейдём от эквивалентной схемы каскада, показанной на рис. 9, к упрощенной эквивалентной схеме. Заменяя источник сигнала эквивалентным источником, в параметрах которого учтено влияние  на входное напряжение транзистора, и вводя полное сопротивление нагрузки в цепи коллектора



получим эквивалентную схему, показанную на рис. 10.



*Рис.10. Преобразованная малосигнальная эквивалентная схема усилительного каскада для средних частот/*

В этой схеме:

,

где



Непосредственно из схемы рис.10 найдём коэффициент усиления напряжения на переходе



Умножив этот коэффициент усиления на коэффициент передачи входной цепи, найдём значение сквозного коэффициента усиления



Таким образом, завершается расчёт сквозного коэффициента усиления на средних частотах.

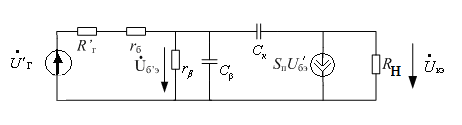
## 4.4. Расчёт верхней граничной частоты сквозного коэффициента усиления каскада

Для расчета верхней граничной частоты сквозного коэффициента усиления каскада по напряжению воспользуемся упрощенной малосигнальной эквивалентной схемой каскада для умеренно высоких частот. Она получается из эквивалентной схемы рис. 10, которая дополняется барьерными емкостями переходов  и диффузионной емкостью . Построенная таким образом эквивалентная схема каскада показана на рис. 11. В этой схеме полная ёмкость, шунтирующая сопротивление рекомбинации



Ёмкость коллекторного перехода подключается между выходом эквивалентной схемы и внутренним выводом эмиттерного перехода.

(Пассивная и активная части ёмкости коллекторного перехода здесь не разделяются.)



*Рис.11. Преобразованная малосигнальная эквивалентная схема усилительного каскада для умеренно высоких частот*

Ёмкости были уже найдены из справочных данных. Диффузионную ёмкость рассчитываем по формуле:



Тогда полная емкость  равна:



Таким образом, все элементы эквивалентной схемы рис. 11 определены.

В учебном пособии показано, что верхняя граничная частота  полосы усиления схемы рис. 8 определяется полосой пропускания входной цепи (от генератора до эмиттерного перехода) и рассчитывается по формуле:



Поскольку все величины, были ранее найдены, задача расчёта верхней граничной частоты сквозного коэффициента усиления решена.

## 4.5. Расчёт ёмкости эмиттерного автосмещения, разделительных емкостей и амплитудно-частотной характеристики каскада

Исходными данными для расчёта ёмкости эмиттерного автосмещения являются нижняя граничная частота полосы усиления , определённая в задании на расчёт, сопротивления источника сигнала и внешней нагрузки, также определённые в задании, и найденные входе ранее выполненных расчётов параметры схемы усилительного каскада.

Влияние цепи автосмещения на усиление каскада будет пренебрежимо малым, если падение переменного напряжения с частотой  на цепи эмиттерного автосмещения будет пренебрежимо малым по сравнению с переменным напряжением на входе транзистора.

Зададим отношение амплитуд напряжения база-эмиттер  и падения напряжения на цепи автосмещения  . Пусть

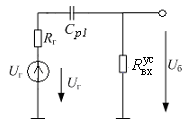


Тогда



При расчёте входной разделительной ёмкости  воспользуемся эквивалентной схемой цепи передачи напряжения сигнала на низких частотах на вход каскада. Она показана на рис.12. На этой схеме

 - входное сопротивление каскада на низких частотах, выраженное через ранее найденные величины.



*Рис.12. Эквивалентная схема цепи передачи напряжения сигнала на низких частотах на вход каскада*

Рассчитаем входное сопротивление каскада на низких частотах.



Рассчитаем  без учета влияния выходной разделительной емкости 



Если учесть влияние разделительной емкости  на АЧХ каскада и допустить, что вызванные обеими емкостями спады АЧХ на заданной для всего каскада нижней граничной частоте одинаковы, то



Расчет  выполняется по аналогии с расчётом  по формуле:



По результатам расчета, используя формулу



и построим амплитудно-частотную характеристику усилителя (рис.13).







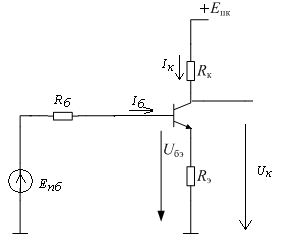


*f*, Гц

*Рис.13. Амплитудно-частотная характеристика усилителя.*

## 4.6. Анализ влияния разброса транзисторов по параметру β на работу каскада.

Для анализа влияния изменения β на работу каскада изобразим эквивалентную схему усилителя по постоянным токам и напряжениям (рис. 14) .



*Рис.14. Эквивалентная схема усилительного каскада рис.8 по постоянным токам и напряжениям*

Чтобы проанализировать влияние разброса β на положение рабочей точки в плоскости статических характеристик запишем уравнение входной цепи схемы рис. 14.



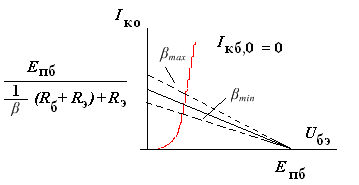
Предполагая, что рабочая точка БТ при всех изменениях β остаётся в активной области, запишем



и получим:



Параметр β входит в правую часть этого уравнения, которая определяет положение прямой смещения в плоскости проходных характеристик БТ. Величина тока коллектора в рабочей точке определяется как ордината точки пересечения прямой смещения с проходной характеристикой БТ. Графические решения уравнения при нескольких значениях β показаны на рис.15.



*Рис.15. Графические решения уравнения при трёх значениях параметра β.*

Из рисунка 15 видно, что при уменьшении β (случай β= βmin) прямая смещения идет ниже и ток  уменьшается. При  ток  возрастает. При этом увеличивается падение напряжения на сопротивлениях и уменьшается 



Возникает опасность захода БТ в схеме, рассчитанной на среднее значение β, в область насыщения. В этом случае коэффициент усиления усилителя резко упадёт и такой режим недопустим.

Чтобы проверить не возникает ли такая ситуация в рассчитанном усилительном каскаде, нужно по выходным характеристикам БТ найти кривую минимальных значений напряжения между коллектором и эмиттером , при которых БТ ещё работает в активной области, (граничную линию) найти  и проверить выполнение неравенства



Если оно выполнено, то изменения коэффициента усиления можно рассчитывать по формулам для транзистора, работающего в активной области, использованным во всех предыдущих расчётах.

Для проверки условия из методических указаний к ТР рассчитаем минимальное напряжение коллектор-эмиттер при 



рассчитаем . Для этого оценим



А затем 



Оценим  по формуле:



Примем 

Так как выполняется условие:



то можно сделать вывод, что при  рабочая точка останется в активной области, и для расчета изменения сквозного коэффициента усиления можно пользоваться формулами, используемыми в предыдущих расчетах.

## 4.7. Результаты расчёта усилителя

- Выбрана рабочая точка;

- рассчитаны элементы схемы усилителя;

- рассчитаны элементы эмиттерной стабилизации рабочей точки;

- рассчитана верхняя граничная частота полосы усиления;

- рассчитаны разделительные емкости;

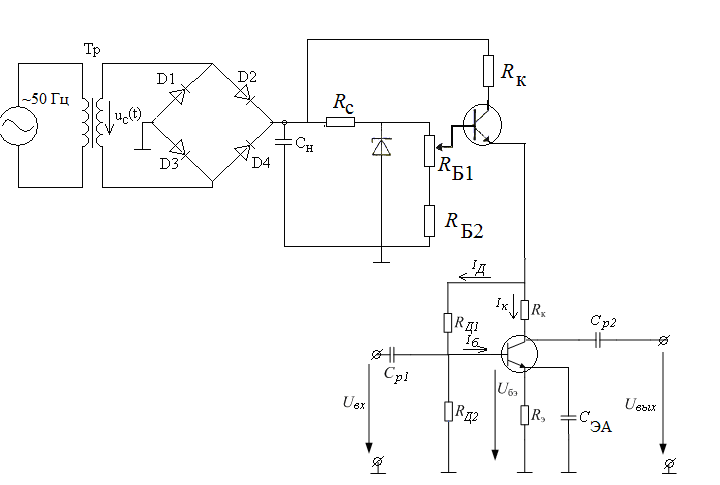
- проанализировано влияние разброса коэффициента усиления по току на

положение рабочей точки;

- построена АЧХ усилителя.

**5. Итоговая схема**

На последнем этапе выполнения типового расчета необходимо построить итоговую схему рассчитанных устройств. Эта схема показана на рис.16.



*Рис.16. Итоговая схема выпрямителя, стабилизатора напряжения и первого каскада резистивного усилителя на БТ.*

**Использованная литература**

1. Методические указания по выполнению типового расчета по дисциплине «Физические процессы в электронных цепях». НИУ МЭИ. Каф. ФКС. 2012.
2. Кулешов В.Н., Болдырева Т.И., Васильев М.В. Базовые ячейки функциональных узлов радиоэлектронных устройств на биполярных транзисторах. – М.: Изд. дом МЭИ, 2009. – 180 с.